МІНІСТЕРСТВО ОСВІТИ І НАУКИ УКРАЇНИ

ОДЕСЬКИЙ НАЦІОНАЛЬНИЙ ПОЛІТЕХНІЧНИЙ УНІВЕРСИТЕТ

Протокол

Лабораторна робота №2

по дисциплине

« КОМП’ЮТЕРНА СХЕМОТЕХНІКА »

тема

«Розробка принципової схеми та друкованої плати цифрового комп’ютерного пристрою на елементах малого та середнього ступеня інтеграції в середовищі САПР DipTrace »

Виконав:

Студент групи АМ-182

Борщов Микола

Перевiрив:

Шендрiк Є.В.

Одесса 2020

**Мета:** Оволодіння принципами використання САПР, призначених для проектування принципових схем та друкованих плат цифрових комп’ютерних пристроїв.

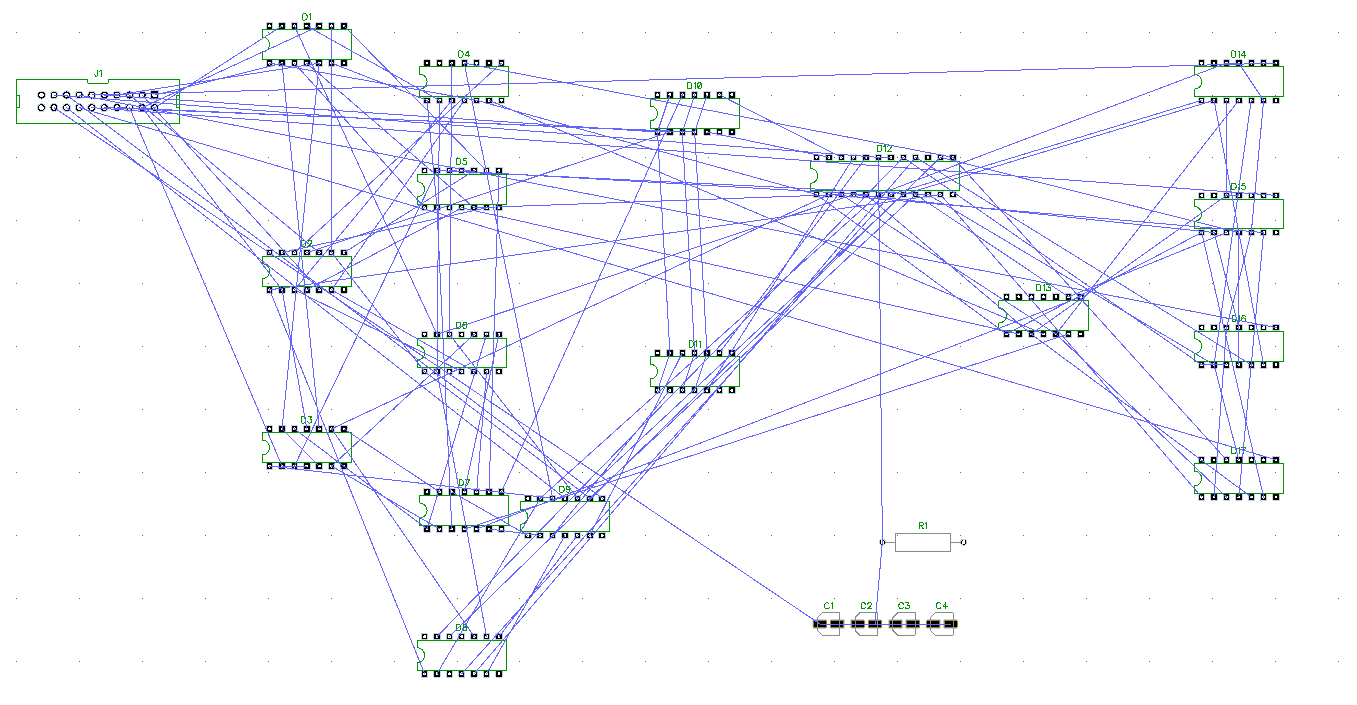
**Завдання:** Створити схему та друковану плату в середовищі САПР DipTrac



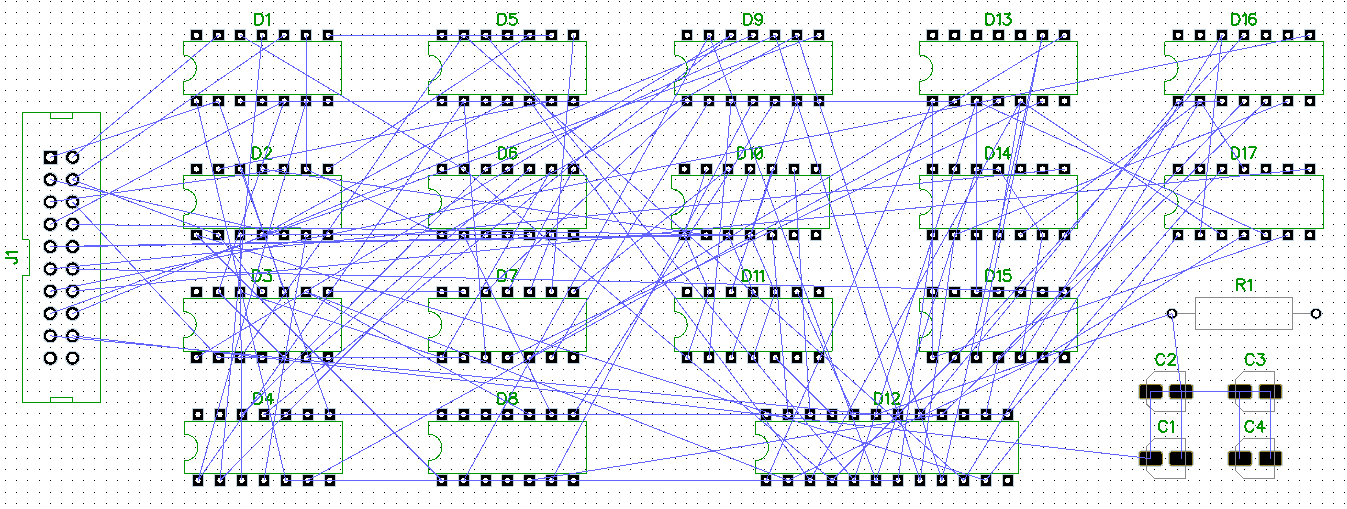
На схемi також є елементи ланки живлення, але не зазначенi номiнали компонентiв.

Побудована схема знаходиться на додатку А

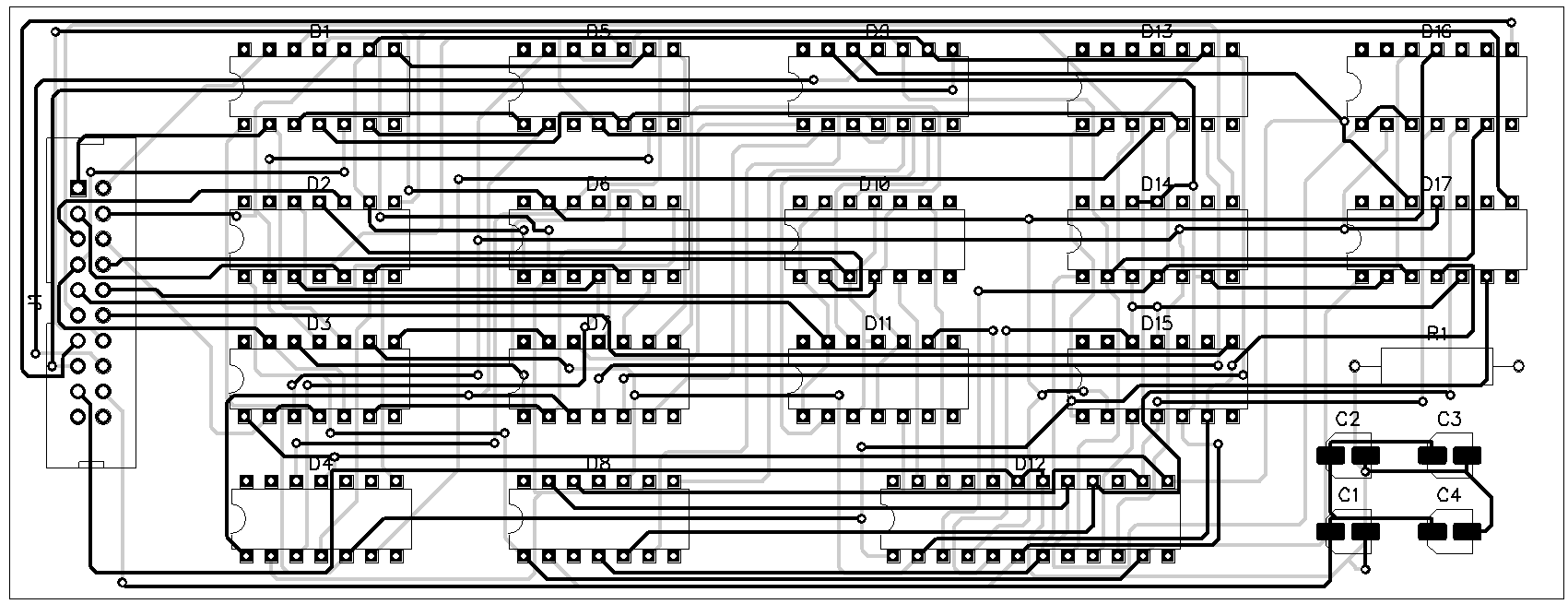
Експорт до середи моделювання плати:



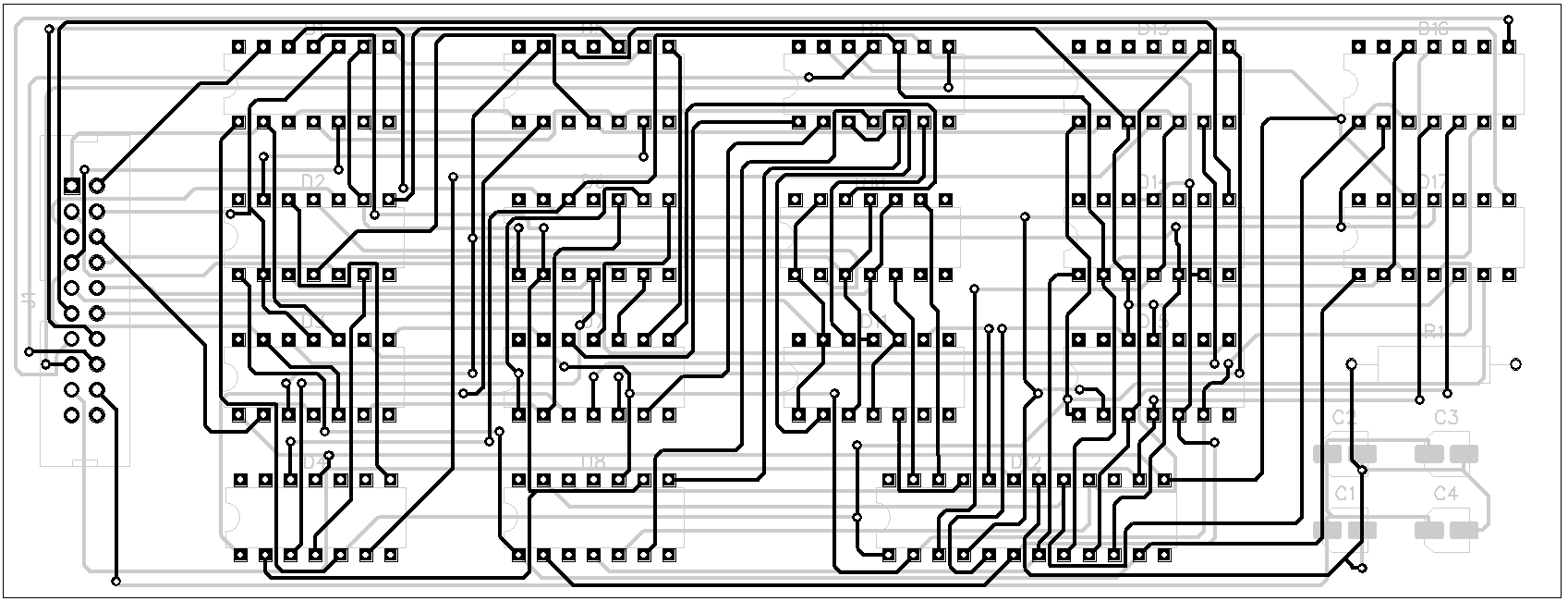
Пiсля розмiщення усiх компонентiв



Друкована плата зверху:



Друкована плата знизу:



**Висновки**

Я оволодів принципами використання САПР, призначених для проектування принципових схем та друкованих плат цифрових комп’ютерних пристроїв. Пiд час роботи повторив задану схему та розробив друковану плату.

Додаток А

